



- 特長
- 実効値演算タイプ
  - フルスケール表示は 1000 ~ 9999 任意設定
  - 電源は AC 用および DC24V 用を用意

■形名 482F -□-□-□-□-□  
1 2 3 4 5

1 測定入力

形名	測定範囲	入力抵抗	精度*	過負荷
482F-22	99.99mVrms	10MΩ	±(0.2% of rdg + 10 digit)	AC 10 V
482F-23	999.9mVrms	10MΩ	±(0.2% of rdg + 10 digit)	AC 100 V
482F-24	9.999 Vrms	10MΩ	±(0.2% of rdg + 10 digit)	AC 700 V
482F-25	99.99 Vrms	10MΩ	±(0.2% of rdg + 10 digit)	AC 700 V
482F-26	699.9 Vrms	10MΩ	±(0.3% of rdg + 10 digit)	AC 700 V
482F-32	99.99μArms	1 kΩ	±(0.5% of rdg + 10 digit)	AC 10mA
482F-33	999.9μArms	100 Ω	±(0.5% of rdg + 10 digit)	AC 50mA
482F-34	9.999mA Arms	10 Ω	±(0.5% of rdg + 10 digit)	AC 150mA
482F-35	99.99mA Arms	1 Ω	±(0.5% of rdg + 10 digit)	AC 500mA
482F-36	999.9mA Arms	0.2 Ω	±(0.7% of rdg + 10 digit)	AC 2A
482F-37	5.000 Arms	0.01 Ω	±(0.7% of rdg + 10 digit)	AC 10A

\* 精度: 23°C ±5°C, 45 ~ 75% RH で規定 周波数範囲: 40Hz ~ 1kHz  
測定範囲最大値の 5% 以上の正弦波入力に対して適用  
温度係数: ±300ppm/°C, 0 ~ 50°C の範囲で規定

2 供給電源

番号	電源電圧
3	AC100V
5	AC200V
9	DC24V

3 データ出力

記号	仕様
ブランク	出力なし
BP	BCD 出力 (TTL レベル正論理)
BN	BCD 出力 (TTL レベル負論理)
DP	BCD 出力 (トランジスタ出力ソースタイプ)
DN	BCD 出力 (トランジスタ出力シンクタイプ)

4 小数点制御

番号	内容
ブランク	前面設定
1	外部制御

5 表示色

記号	内容
ブランク	赤色 LED
G	緑色 LED

■一般仕様

表示: 0~9999 赤色または緑色LED (文字高さ14.2mm)  
ゼロサプレース機能付  
スケール機能: フルスケール表示 1000~9999  
小数点: 任意設定 (前面設定または外部制御)  
オーバー表示: 9999を越えると点滅  
ホールド機能: 測定データを保持 (アイソレーション無し)  
分解能: 1/10000  
サンプリング周期: 2.5回/秒~0.2回/秒可変 (出荷時は2.5回/秒に設定)  
入力形式: シングルエンデッド、フローティング入力  
A/D変換部: Dual Slope積分方式  
整流方式: 実効値演算  
ノイズ除去率: 電源ライン混入ノイズ 1000V  
入力応答: 約1秒  
クレストファクタ: 4 (482F-23は3.5, 482F-26はpeak1000Vまで)  
482F-37は2  
耐電圧: 入力端子/外箱間 AC1500V 1分間  
電源端子/外箱間 AC1500V 1分間  
電源端子/入力端子間 AC1500V 1分間  
絶縁抵抗: DC500V 100MΩ以上  
供給電源: AC100V AC200V DC24V  
電源電圧許容範囲: AC90~132V AC180~250V DC24V±10%  
消費電力: AC電源...約3VA, DC電源...約60mA  
動作周囲温度: 0~50°C  
保存温度: -20~70°C  
質量: AC電源...約350g, DC電源...約250g  
実装方法: 専用取付金具でパネル裏面より締付

■オプション仕様

- BCD データ出力  
TTL レベル、アイソレーション出力 (BP: 正論理 BN: 負論理)  
データ出力: 並列 BCD コード、ラッチ出力、  
TTL レベル (CMOS コンパチブル)、Fo = 2  
制御出力: オーバー (オーバー時: 論理 1)、同期信号 (10ms 間隔)、Fo = 2  
制御入力: ホールド (ActiveL)、データイネーブル (ActiveH)  
トランジスタ、アイソレーション出力 (DP: ソースタイプ DN: シンクタイプ)  
出力容量: DC30V 30mA MAX  
データ出力: 並列 BCD コード、ラッチ出力、"1" でトランジスタON  
制御出力: オーバー (オーバー時: ON)、同期信号 (10ms 間隔 ON)  
制御入力: ホールド (ActiveON)、データイネーブル (ActiveOFF)

■単位シール (付属)

商品には単位シールが添付されておりますので必要な単位を貼付できます。

■端子配列図

下段

端子名	IN Hi	IN Lo	COM	HOLD	NC	NC	GND	P2(+)	P1(-)
機能	1	2	3	4	5	6	7	8	9
	入力		コモン	ホールド	-	-	グラウンド		電源

中段コネクタ (オプション)

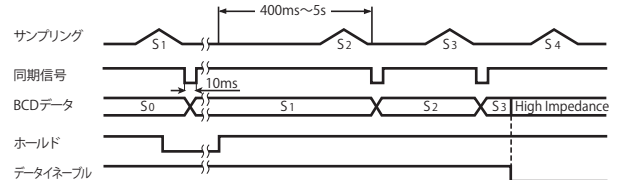
コネクタピン名	DPCOM	DP1	DP2	DP3	NC	NC	NC	NC	NC	NC
機能	1	2	3	4	5	6	7	8	9	10
	コモン	10桁	10桁	10桁	-	-	-	-	-	-
	小数	点								

■BCD コネクタ配列図

機能名	ピン番号	機能名			
NC	1	2	NC		
NC	3	4	NC		
NC	5	6	DATA COM		
SYNC	7	8	HOLD		
OVER	9	10	OUTPUT ENABLE		
NC	11	12	NC		
× 10 <sup>3</sup>	8	13	14	8	× 10 <sup>3</sup>
	4	15	16	4	
	2	17	18	2	
× 10 <sup>1</sup>	1	19	20	1	× 10 <sup>1</sup>
	8	21	22	8	
	4	23	24	4	
	2	25	26	2	
	1	27	28	1	

コネクタ: 1150N-028-009T

■タイミングチャート



■外形図

